

hardware

- Serveurs Micro Blade
 - Chassis physique qui accueille des noeuds physique, serveur très brillant



Processeurs :

Critère	AMD (x86-64)	ARM (RISC)
⚙ Architecture	CISC (Complex Instruction Set Computer) — instructions puissantes mais plus complexes	RISC (Reduced Instruction Set Computer) — instructions simples, optimisées pour l'efficacité
🔌 Consommation énergétique	Plus élevée, dégage plus de chaleur, nécessite un refroidissement actif	Très faible, idéal pour appareils mobiles, embarqués ou serveurs écoénergétiques
📊 Performances et usages	Excellente performance brute (PC, gaming, serveurs haute charge)	Efficiencie et scalabilité (mobiles, Raspberry Pi, serveurs ARM comme AWS Graviton)
📁 Compatibilité logicielle	Support universel (Windows, Linux, applications x86)	Support croissant, mais parfois besoin d'émulation ou de recompilation
💰 Coût et production	Coût de production plus élevé, moins économe en énergie	Production moins coûteuse, meilleure autonomie et densité de calcul
📌 Exemples concrets	AMD Ryzen, EPYC	Apple M1/M2/M3, Snapdragon, Raspberry Pi

(généré par chatgpt)

Revision #2

Created 28 October 2025 15:53:00 by Nehemie

Updated 28 October 2025 16:16:49 by Nehemie